

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

PAT-NO: JP355125681A
DOCUMENT-IDENTIFIER: JP 55125681 A
TITLE: MANUFACTURE OF PHOTOVOLTAIC
DEVICE
PUBN-DATE: September 27, 1980

INVENTOR-INFORMATION:
NAME

KUWANO, YUKINORI

IMAI, TERUTOYO

UMETANI, MASAKAZU

NAKANO, SHOICHI

INT-CL (IPC): H01L031/04

US-CL-CURRENT: 136/249, 136/258

ABSTRACT:

PURPOSE: To enable low temperature treatment and mass production of a photovoltaic device by employing a plasma reaction upon formation of an amorphous silicon layer and a transparent electrode layer on a substrate when forming a generating region by laminating the amorphous silicon layer and the electrode layer.

CONSTITUTION: First to fourth reaction chambers 22a~22d communicating through partition wall doors 26a~26c are formed in an apparatus for fabricating a photovoltaic device, and a heater 33 and opposite electrodes 27, 28 connected to a high frequency power supply 31 are arranged in the respective reaction chambers. Thus, the photovoltaic device is formed, glass substrates 7 placed on a belt conveyor 23 are passed through the reaction chambers sequentially, and first transparent SnO_2 electrodes 12 having predetermined interval are formed on the substrate 7 by a plasma generated between the electrodes 27 and 28 in the reaction chamber 26a. Then, an amorphous silicon layer 11 having a p-type layer 11a, a undoped layer 11b and an n-type layer 11c is similarly coated on the entire surface thereof in the reaction chamber 26b, and passed through the reaction chambers 22c and 22d to grow similarly a second aluminum electrode 13 and an SiO_2 protective film 50 thereon.

COPYRIGHT: (C)1980, JPO&Japio

⑫ 公開特許公報 (A)

昭55-125681

⑤ Int. Cl.³
H 01 L 31/04

識別記号

庁内整理番号
6655-5F

④ 公開 昭和55年(1980)9月27日

発明の数 1
審査請求 未請求

(全 5 頁)

④ 光起電力装置の製造方法

② 特 願 昭54-33919

② 出 願 昭54(1979)3月22日

⑦ 発 明 者 桑野幸徳

守口市京阪本通2丁目18番地三
洋電機株式会社内

⑦ 発 明 者 今井照豊

守口市京阪本通2丁目18番地三

洋電機株式会社内

⑦ 発 明 者 梅谷雅和

守口市京阪本通2丁目18番地三
洋電機株式会社内

⑦ 発 明 者 中野昭一

守口市京阪本通2丁目18番地三
洋電機株式会社内

⑦ 出 願 人 三洋電機株式会社

守口市京阪本通2丁目18番地

明 細 書

1. 発明の名称 光起電力装置の製造方法

2. 特許請求の範囲

(1) 基板上に、光照射により発電に寄与する電子及び又は正孔を発生する非晶質シリコン層と透明電極層とを少なくとも積層してなる光起電力装置において、上記非晶質シリコン層と透明電極層はプラズマ反応により形成されることを特徴とする光起電力装置の製造方法。

3. 発明の詳細な説明

本発明は光起電力装置の製造方法に関する。

太陽電池や光検出器のような光起電力装置は太陽光線を直接電気エネルギーに変換することができるが、この種装置の最大の問題として、他の電気エネルギー発生手段と比較して発電費用が極めて大きいことが言われている。その主な原因は、装置の主体を構成する半導体材料の利用効率が低いこと、更には新る材料を製造するに要するエネルギーが多いことにある。

ところが、最近、この様な欠点を一挙に解決す

る技術として、上記半導体材料に非晶質シリコンを使用することが提案された。即ち非晶質シリコンはシランやフッロシリコンなどのシリコン化合物雰囲気中でのグロー放電(これにより雰囲気はプラズマ状態になる)によつて安価かつ大量に形成することができ、その場合の非晶質シリコン(以下GD-aSiと略記する)では、禁帯幅の幅中の平均局在状態密度が 10^{17}cm^{-3} 以下と小さく、結晶シリコンと同じ様にP型、N型の不純物制御が可能となるものである。

第1図は上記の点に鑑み既に提案された光起電力装置を示し、(7)は可視光透過可能なガラスなどからなる平坦な絶縁基板、(8)、(9)、(10)は該絶縁基板上に膜状に形成された第1、第2、第3の発電区域である。該発電区域の各々はGD-aSi層(11)と該層を挟んで対向する第1電極(12)及び第2電極(13)から構成されている。

GD-aSi層(11)は基板(7)側から順次堆積されたP型層(11a)、ノンドープ層(11b)及びN型層(11c)の3層からなり、所るGD-aSi層(11)は第1～第3

の発電区域に連続して延びている。GD-a81層を構成する上記各層において、P型層は膜厚40～1000Å、ドーパ量0.01～1%、ノンドープ層は膜厚0.5～2μm、N型層は膜厚200～1000Å、ドーパ量0.1～3%であり、各層の形成温度は200～400℃である。

第1電極10は可視光透過性を有し、酸化錫、酸化インジウム、酸化インジウム・錫($\text{In}_2\text{O}_3+\text{xSnO}_2$, $\text{x}\leq 0.1$)などで構成することができる。第2電極11はアルミニウム、クロムなどで構成される。

第1～第3発電区域(8)～(10)の夫々の第1電極10及び第2電極11は基板(7)上において夫々の発電区域の外へ延びる延長部10'及び11'を有し、第1発電区域(8)の第2電極11の延長部11'と第2発電区域(9)の第1電極10の延長部10'とが、又第2発電区域(9)の第2電極11の延長部11'と第3発電区域(10)の第1電極10の延長部10'とが夫々互いに重畳して電気的に接続されている。又第1発電区域(8)の第1電極10の延長部10'には第2電極11と同材料からなる接続部11'が重畳被着されている。

し、図は、第1～第3の隔壁(21a)～(21c)によりその内部が第1～第4の反応室(22a)～(22d)に分離されてなる反応管、図は第1～第4の反応室(22a)～(22d)内を貫通移動するステンレス製のベルトコンベア、図及び図は夫々反応管の入口及び出口を開閉する入口扉及び出口扉で、各扉はベルトコンベア図を境に上下に開放移動する。(26a)～(26c)は夫々第1～第3の隔壁(21a)～(21c)のベルトコンベア図通過口を開閉する第1～第3隔壁扉で、これらは上記入口扉10、出口扉11と同様に動作する。図及び図は各反応室(22a)～(22d)に対向配置された、第1、第2の反応電極で、各電極は線図、図を介して高周波発振源12に連なっている。図は第3反応室(22c)の第1反応電極13に固着されたアルミニウム基体である。図は第2反応電極13の下に配されたヒータ、(34a)～(34d)は夫々、第1～第4反応室(22a)～(22d)内に操作を施すための第1～第4ハッチ、図は排気バルブで、該バルブを開くことにより各反応室(22a)～(22d)内の排気が行なわれる。図は第1バ

上記装置において、基板(7)及び第1電極10を介して光がGD-a81層に入ると、主にノンドープ層(11b)において自由状態の電子及び又は正孔が発生し、これらは上記各層の作るPIN接合電界により引かれて移動した後、第1電極10や第2電極11に集められ両電極間に電圧が発生する。このとき各区域の第1、第2電極10、11はその延長部において交互に接続されているので各区域の起電圧は直列に相加され、第1発電区域(8)に連なる接続部11'を+極、第3発電区域(10)の第2電極11に連なる延長部11'を一極として両極の間に上記の如く相加された電圧が発生する。

尚上記装置において第1電極10に連なる延長部10'には電極材料の性質により外部リード線を超音波ボウディングなどにより接続するのが困難であるが、接続部11'の存在はこれを容易にすものである。

本発明は上記装置をより登陸的に製造する方法を提供するものである。

第2図は本発明方法を実施するための装置を示

ルブで、該バルブを開くことにより第1反応室(22a)に(BnCl_4+O_2)ガスを供給することができる。図～図は夫々第2～第4バルブで、該バルブを開くことにより第2反応室(22b)に夫々 SiH_4 、 B_2H_6 、 PH_3 の各ガスを供給することができる。図は第5バルブで、該バルブを開くことによりArガスを第3反応室(22c)に供給することができる。図は第6バルブで、該バルブを開くことにより(SiH_4+O_2)ガスを第4反応室(22d)に供給することができる。

第3図は上記製造装置により製造された光起電力装置を示し、その構造は、第2電極11表面に SiO_2 からなる絶縁性保護膜14が更に形成されている点を除いて第1図の構造と同一であり、同一番号が付されている。

さて第2図において、各反応室(22a)～(22d)内のベルトコンベア図上には製造途中の光起電力装置(51a)～(51d)が設置されている。即ち、第1反応室(22a)内の装置(51a)は第3図に示す基板(7)のみであり、第2反応室(22b)内の装置(51b)

は同じく基板(7)と第1電極(4)とからなり、第3反応室(22c)内の装置(51c)は同じく基板(7)、第1電極(4)及びGD-aSi層(4)とからなり、第4反応室(22d)内の装置(51d)は同じく基板(7)、第1電極(4)、GD-aSi層(4)及び第2電極(5)とからなるものである。

しかして、第1反応室(22a)では第1電極(4)の形成、第2反応室(22b)ではGD-aSi層(4)の形成、第3反応室(22c)では第2電極(5)の形成、第4反応室(22d)では保護膜(6)の形成が夫々なされ、これらの形成は各反応室において平行して行なわれる。

各反応室(22a)~(22d)での反応が開始されるに当たり、ベルトコンベア(8)は停止しており、各装置(51a)~(51d)は第1、第2反応電極(4)、(5)の間に位置し、又入口扉(9)、出口扉(9)及び第1~第3隔壁(26a)~(26c)は全て閉じた状態にある。

第1反応室(22a)では、まず基板(7)上に第1電極(4)形成用のマスクが載置される。所る作業は第1ハッチ(34a)を介して行なわれる。次に排気バ

上に堆積する。その後第2反応室(22b)を再び排気した後、同様に SiH_4 ガスのみを該室内に導入しプラズマ反応を起こすと上記P型層(11a)上にGD-aSiのノンドープ層(11b)が堆積形成される。最後に、第2反応室(22b)に第4バルブ(10)より PH_3 ガスを導入し、既に存在せる SiH_4 ガスとの混合雰囲気となし、プラズマ反応を起こすと上記ノンドープ層(11b)上にGD-aSiのN型層(11c)が形成され、よつてGD-aSi層(4)の形成が完了する。

第3反応室(22c)では、GD-aSi層(4)上に第2電極(5)形成用マスクが載置される。所る作業は第3ハッチ(34c)を介して行なわれる。次に同様に第3反応室(22c)内を排気した後、第5バルブ(11)により該室内に Ar ガスが導入され、又ヒータ(12)により基板(7)が 150°C に加熱される。所る状態で第1、第2反応電極(4)、(5)間に高周波電圧が印加されるとプラズマスパッタ反応によりアルミニウム基体(7)よりアルミニウム原子がスパッタされそれが上記マスクに応じてGD-aSi層(4)上に被着

ルブ(10)により第1反応室(22a)内を排気した後第1バルブ(10)により該室内に $\text{SnCl}_4 + \text{O}_2$ ガスが導入される。又ヒータ(12)により基板(7)が 300°C に加熱され、所る状態で高周波電圧により第1、第2反応電極(4)、(5)間に高周波電圧が印加されると両電極間でプラズマ反応が生じ、 SnO_2 (酸化錫)が上記マスクに応じて基板(7)上に堆積し、透明な第1電極(4)が形成される。尚、第1電極(4)の電気伝導度を良くするために上記プラズマ雰囲気中に BBr_3 ガスを添加することもできる。

第2反応室(22b)では、第1電極(4)を有する基板(7)上にGD-aSi層(4)形成用のマスクが載置される。所る作業は第2ハッチ(34b)を介して行なわれる。次に同様に第2反応室(22b)内を排気した後、第2、第3バルブ(10)、(11)により該室内に SiH_4 ガスと B_2H_6 ガスが導入され、又ヒータ(12)により基板(7)が 300°C に加熱される。所る状態で同様に第1、第2反応電極(4)、(5)間に高周波電圧が印加されると両電極間でプラズマ反応が生じ、GD-aSiのP型層(11a)が上記マスクに応じて基板(7)

し、第2電極(5)が形成される。

第4反応室(22d)では第2電極(5)上に保護膜(6)形成用マスクが載置される。所る作業は第4ハッチ(34d)を介して行なわれる。次に同様に第4反応室(22d)内を排気した後、第6バルブ(11)により該室内に($\text{SiH}_4 + \text{O}_2$)ガスが導入され、又ヒータ(12)により基板(7)が 150°C に加熱される。所る状態で第1、第2電極(4)、(5)間に高周波電圧が印加されるとプラズマ反応により SiO_2 が上記マスクに応じて第2電極(5)上に堆積され、保護膜(6)が形成される。

尚、上記各マスクは第1、第2電極(4)、(5)の各延長部(10)、(11)及び接続部(10)の形成をも同時に行なうものである。即ち、延長部(10)は第1反応室(22a)で第1電極(4)と同時形成され、延長部(11)及び接続部(11)は第3反応室(22c)で第2電極(5)と同時形成される。

さて上記各反応室での反応が終了すると、各反応室を排気した後、第1~第3隔壁(26a)~(26c)を開き、次いで第5バルブ(11)により Ar ガスを導

入する。これにより各反応室(22a)~(22d)にArガスが荷され、その圧力が大気圧になつたところで各ハッチ(34a)~(34d)を介して上記各マスクを引上げると共に入口扉10及び出口扉10を開放する。次いでベルトコンベア10を所定距離だけ出口扉10方向に動かし、各装置(51a)~(51d)を次段の第1、第2反応電極10、10間に位置せしめ、入口扉10、出口扉10及び第1~第3隔壁10(26a)~(26c)を閉じる。斯る状態で再び上記各反応室での反応が開始される。

従つて、ベルトコンベア10の移動と共に、反応管10入口側に次々と新して基板(7)を搬送し、各反応室での反応を行なえば反応管10出口側より次々と完成した光起電力装置が得られる。

上記実施例は基板(7)にガラス製のものを用いたものであるが、金属製のものを用いることもできる。第4図はこの場合の完成された光起電力装置を示し、10は金属製基板、10はN型層(61a)、ノンドープ層(61b)及びP型層(61c)よりなるGD-aB1層、10は該層上に形成された透明電極である。

13

(7)…基板、10…GD-aB1層、10…透明電極。

特 許 出 願 人

三 洋 電 機 株 式 有 限 公 司

代 表 者 井 植 誠



特開昭55-125681(4)

る。斯る装置にあつては光は透明電極10を介してGD-aB1層10に入り、透明電極10と基板10との間に光起電圧が発生する。

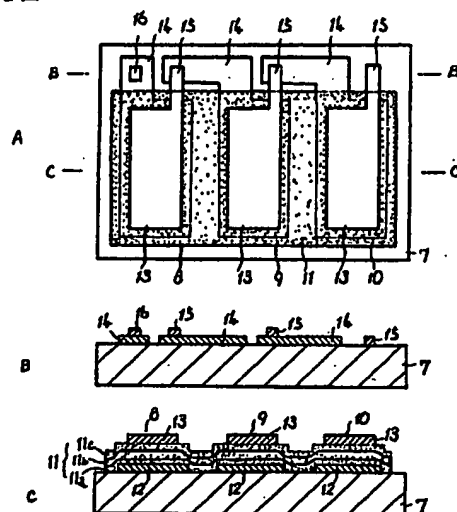
第4図の装置を本発明により製造する場合、第2図の製造装置において、第1、第2反応室(22a)(22b)のみが使用され、ベルトコンベア10は第2反応室(22b)から第1反応室(22a)に向つて移動し、各反応室での反応は第2図の場合と同様にして行なわれる。

以上の説明より明らかな如く本発明によれば、非晶質シリコン層と透明電極を共にプラズマ反応により形成することにより光起電力装置を比較的低温で容易に製造することができる。

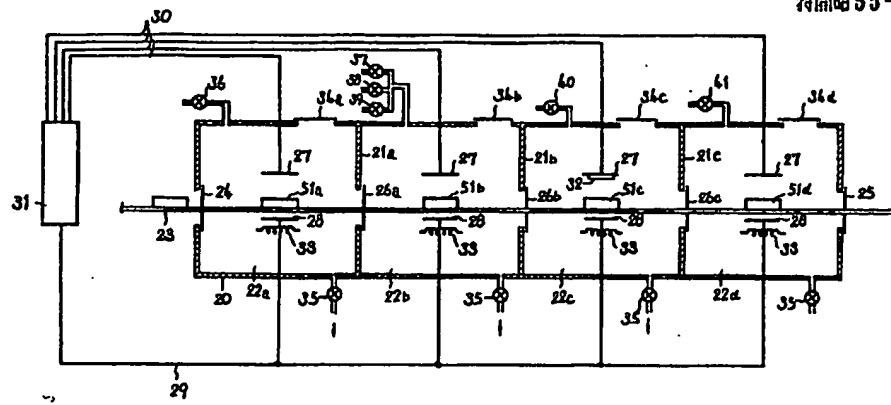
4. 図面の簡単な説明

第1図Aは本発明の対象とする光起電力装置の平面図、第1図B及びCは夫々第1図AにおけるB-B及びC-C断面図、第2図は本発明を実施するための製造装置の断面図、第3図は本発明実施例により得られた装置の断面図、第4図は本発明他の実施例により得られた装置の断面図である。

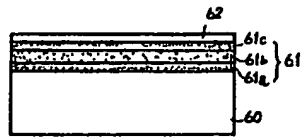
第1図



第2図



第4図



第3図

